

VIỆN CÔNG NGHỆ THÔNG TIN HỢP TÁC VỚI TẬP ĐOÀN TOSHIBA TRONG LĨNH VỰC THIẾT KẾ VI MẠCH VÀ TRÍ TUỆ NHÂN TẠO



Ngày 19/5/2023, Viện Công nghệ Thông tin – Đại học Quốc gia Hà Nội đã tiếp và làm việc với đoàn công tác Tập đoàn Toshiba về hợp tác đào tạo và nghiên cứu trong lĩnh vực thiết kế vi mạch. Tại buổi làm việc, hai bên đã tổng kết, đánh giá những kết quả đạt được trong quá trình hợp tác vừa qua trên nhiều phương diện, từ hoạt động nghiên cứu

cho đến đào tạo nguồn nhân lực thiết kế vi mạch. Nhiều sinh viên tốt nghiệp tại Đại học Quốc gia Hà Nội đã trở thành các kỹ sư trụ cột của Toshiba, hiện đang làm việc cho tập đoàn ở cả Nhật Bản và Việt Nam. Trên cơ sở kết quả hợp tác giai đoạn vừa qua, hai bên đã thảo luận và thống nhất về chủ đề hợp tác nghiên cứu trong giai đoạn 3 năm tiếp theo

(2023-2026) – kết hợp thiết kế vi mạch đa lõi và trí tuệ nhân tạo. Theo đó hai bên sẽ tăng cường hơn nữa các hoạt động hợp tác, cả về chiều sâu lẫn đa dạng hóa hình thức hợp tác. Đặc biệt, trong thời gian tới hai bên sẽ hình thành mô hình colab nhằm chia sẻ nguồn lực và hỗ trợ nhau trong hoạt động nghiên cứu & phát triển

(R&D) cũng như hướng các sản phẩm nghiên cứu tới các ứng dụng thực tiễn. Trong khuôn khổ buổi làm việc, đoàn công tác Tập đoàn Toshiba cũng đã tham quan các hoạt động nghiên cứu tại các đơn vị nghiên cứu, phòng thí nghiệm của Viện Công nghệ Thông tin cũng như một số sản phẩm tiêu biểu về thiết kế vi mạch và ứng dụng. [Xem thêm](#)